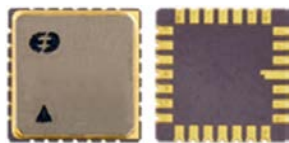


Микросхема АЦП CSAR1M (предварительно)



Интегральная микросхема аналого-цифрового преобразователя последовательного приближения с дифференциальным входом CSAR1M.

Микросхема не требует дополнительного источника тактового сигнала, процесс преобразования запускается положительным фронтом на входе STRT.

Микросхема исполнена в малогабаритном (6.5 x 6.5 x 1.75 мм) 28-выводном металло-керамическом корпусе и может быть использована для замены зарубежных

аналогов, в частности, AD40xx (Analog Devices), ADS72xx, ADS78xx, ADS9110 (Texas Instruments), LTC2378-16 (Linear Technology), MAX1119x (Maxim Integrated).

Управление микросхемой и передача данных осуществляются по последовательному цифровому интерфейсу SPI.

Напряжение питания 1.8 В, диапазон опорных напряжений: 2-3.3 В.

Микросхема изготовлена по отечественному КМОП техпроцессу с проектными нормами 180 нм.

Электрический параметр	Ед. изм.	Значение:
Максимальная частота сигнала STRT (частота дискретизации)	МГц	1
Диапазон уровней опорных напряжений (полная шкала)	В	2 - 3.3
Разрядность	бит	16
Отношение сигнал-шум @ Fin = 100кГц, SNR	дБ	90
Интегральная нелинейность, INL	LSB	2
Потребляемый ток в режиме ожидания	мкА	100
Максимальный потребляемый ток (F _{STRT} =1МГц)	мА	15
Диапазон рабочих температур	°С	-60/+85